

概 要

MS3904F 高速型直流入力信号変換器(アイソレータ)は、DC 入力信号を相互に絶縁された2チャンネルのDC 出力信号に変換する製品です。

- ▽ 保守性と高密度実装を兼ね備えた多連ベース取付
- ▽ 入力ー第1出力ー第2出力ー電源各間を絶縁
- ▽ 電源ライン上にヒューズを標準装備

ご 発 注 形 式

型式番号
MS3904F-1□□-8□□ ① ②

仕 様

電源部仕様

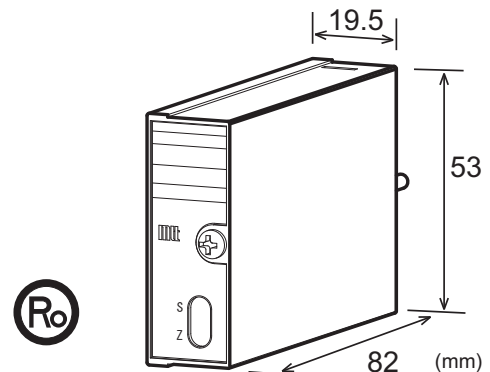
供給電源	24V DC $\pm$ 10%
電源感度	出力値の $\pm$ 0.1%以下(電源電圧 10%変動時)
電源ヒューズ	160mA ヒューズ
最大消費電流	45mA 以下 @DC24V

入力部仕様

① 入力信号 (ご指定下さい)	■ 1~5V DC.....V1 ■ 0~1V DC.....V4 ■ 0~5V DC.....V5 ■ 0~10V DC.....V6 ■ $\pm$ 5V DC.....W5 ■ $\pm$ 10V DC.....W6 ■ 4~20mA DC(入力抵抗 250 Ω).....C1 ■ 上記以外、スパン 1V 以上 50V 以下の電圧信号.....X1(~)
入力抵抗	電圧入力型:1M Ω 以上(停電時1M Ω 以上) 電流入力型:250 Ω (4~20mA:標準)
入力許容電圧	電圧入力型:30V DC max. 連続 電流入力型:40mA DC max. 連続

出力部仕様

② 出力信号 (ご指定下さい)	第1出力信号/第2出力信号.....注文コード ■ 1~5V DC/1~5V DC.....V1 ■ 0~5V DC/0~5V DC.....V5 ■ 0~10V DC/0~10V DC.....V6 ■ $\pm$ 5V DC/ $\pm$ 5V DC.....W5 ■ $\pm$ 10V DC/ $\pm$ 10V DC.....W6 * 第1、第2出力信号の選択は上記左右の組み合わせに限りま。
最大出力負荷	電圧出力:2mA 以下
ゼロ点調整範囲	スパンの約 $\pm$ 2% (変換器前面トリマにより可変)
スパン調整範囲	スパンの約 $\pm$ 2% (変換器前面トリマにより可変)



基準性能

変換精度	スパンの $\pm$ 0.1%以内(25 $^{\circ}$ C $\pm$ 5 $^{\circ}$ Cにて)
温度特性	10 $^{\circ}$ Cの変化に対してスパンの $\pm$ 0.2%以内
応答速度	600 μ s 以下(0 $\rightarrow$ 90%)@100%ステップ入力 (周波数特性:約 1kHz-3dB)
C M R R	100dB 以上(500V AC、50/60Hz)
信号絶縁	入力ー第1出力ー第2出力ー電源各間 絶縁
絶縁抵抗	100M Ω 以上(@500V DC) 入力ー第1出力ー第2出力ー電源各間
耐電圧	入力ー[第1出力、第2出力、電源]間 :1500V AC 遮断電流 0.5mA 1分間 第1出力ー第2出力ー電源各間 :500V AC 遮断電流 0.5mA 1分間
S W C 対策	ANSI/IEEE C37.90.1-1989 に準拠
動作環境	温度:0~55 $^{\circ}$ C 湿度:5~90%RH(結露のないこと)
保存温度	-10~60 $^{\circ}$ C

取付・形状

取付方法	専用ベース(RC3900A-□□AI、RC3900-□□AI)に取付
配線方法	専用ベース(RC3900A-□□AI、RC3900-□□AI)に取付
外形寸法	W19.5 $\times$ H53 $\times$ D82mm
質量	70g 以下

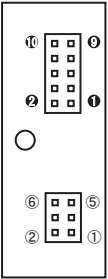
材質

本体ハウジング	ABS 樹脂
基板	ガラスエポキシ(FR-4:UL-94V-0)
防湿処理	ヒューミシールコーティング: HumiSeal 1A27NS(ポリウレタン樹脂)

附加仕様

その他の指定事項	下記の各項目に関しましては、製作可能 か否かを弊社営業部へお問合せの上、 別途ご指定下さい。 〈項目〉.....〈ご指定方法〉 ■ 応答周波数変更.....Fc=□□□Hz (200Hz~1kHz) ■ 応答時定数変更.....Tc=□□□s (600 μ s~2ms 以下@90%)
----------	---

端子配列



端子	信号	端子	信号
①	+ INPUT	①	+ OUTPUT 1
②	- INPUT	②	- OUTPUT 1
③	N. C.	③	+ OUTPUT 2
④	N. C.	④	- OUTPUT 2
⑤	N. C.	⑤	+ POWER DC24V
⑥	N. C.	⑥	- POWER DC24V
		⑦	N. C.
		⑧	N. C.
		⑨	F. G.
		⑩	N. C.

ブロック図

